

2

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 10-027097
(43)Date of publication of application : 27.01.1998

(51)Int.Cl. G06F 9/06
G06F 12/06

(21)Application number : 08-202850
(22)Date of filing : 11.07.1996

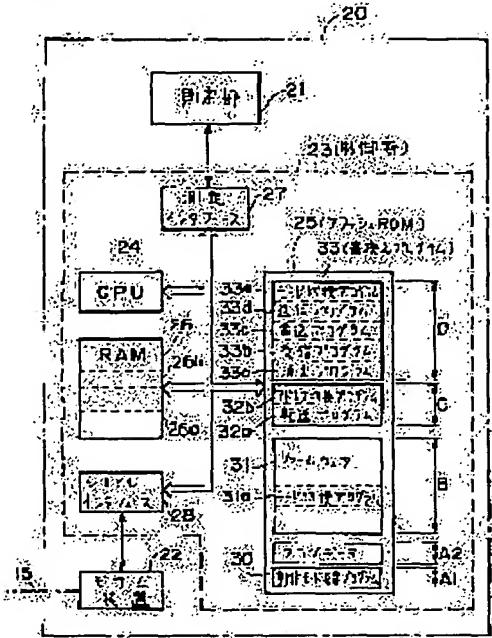
(71)Applicant : ANRITSU CORP
(72)Inventor : IWASAKI KIYOSHI
OSHIMI TAKASHI
NAKAYAMA NORIO
HORI SHIGEO

(54) METHOD AND DEVICE FOR REWRITING DATA OF FLASH ROM

(57)Abstract:

PROBLEM TO BE SOLVED: To reduce scale of a device by rewriting flash ROM data even without an exclusive ROM for storing a rewritten program.

SOLUTION: A firmware 31 stored in an address area B of the flash ROM 25 is erased and a rewriting program 33 for writing a new firmware in the erased address area B is stored in advance in an address area D of the flash ROM 25. When rewrite is required, the firmware in the address area B of the flash ROM 25 is rewritten by transferring the rewriting program 33 to a specified area of a RAM 26 and executed on the RAM 26 in accordance with a transfer program 32a and an address switching program 32b stored in an address area C of the flash ROM 25.



LEGAL STATUS

[Date of request for examination] 27.01.1997

[Date of sending the examiner's decision of rejection] 12.06.2001

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-27097

(43) 公開日 平成10年(1998)1月27日

(51) Int. Cl. * 識別記号 廣内整理番号 F I 技術表示箇所
 C06F 9/06 530 C06F 9/06 530 M
 12/06 520 12/06 520 E

審査請求 有 請求項の数 2 FD (全 6 頁)

(21) 出願番号 特願平8-202850
(22) 出願日 平成8年(1996)7月11日

(71) 出願人 000000572
アンリツ株式会社
東京都港区南麻布5丁目10番27号

(72) 発明者 岩崎 清
東京都港区南麻布五丁目10番27号 ア
ンリツ株式会社内

(72) 発明者 押味 孝志
東京都港区南麻布五丁目10番27号 ア
ンリツ株式会社内

(72) 発明者 仲山 納生
東京都港区南麻布五丁目10番27号 ア
ンリツ株式会社内

(74) 代理人 弁理士 早川 誠志

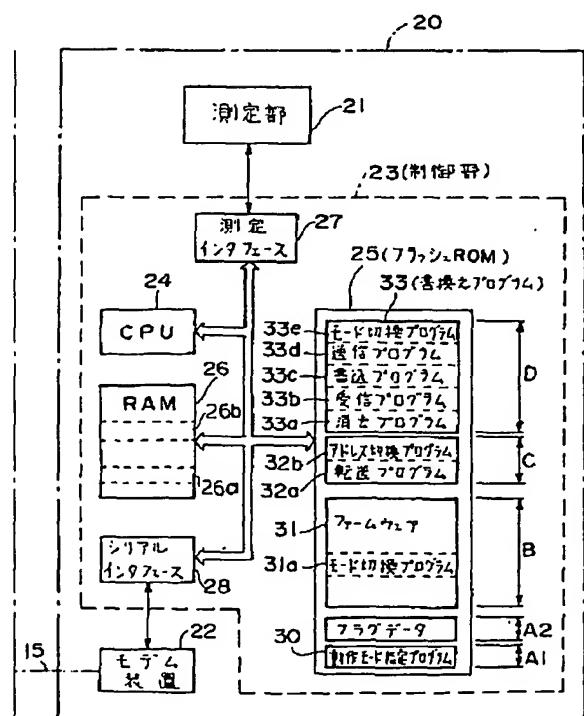
最終頁に続く

(54) 【発明の名称】 フラッシュROMのデータ書き換え方法および装置

(57) 【要約】

【課題】 書換えプログラムを記憶するための専用のROMがなくても、フラッシュROMのデータの書換えが行えるようにして、装置を小規模化する。

【解決手段】 フラッシュROM25のアドレス領域Bに記憶されているファームウェア31を消去しこの消去したアドレス領域Bに新たなファームウェアを書き込むための書換えプログラム33を、フラッシュROM25のアドレス領域Dに予め記憶しておき、書換えが必要なときには、フラッシュROM25のアドレス領域Cに記憶されている転送プログラム32aおよびアドレス切換プログラム32bにしたがって、この書換えプログラム33をRAM26の所定領域に転送してRAM26上で実行させてフラッシュROM25のアドレス領域Bのファームウェアを書き換える。



【特許請求の範囲】

【請求項1】 フラッシュROMの第1のアドレス領域に記憶されているデータを消去し該消去した第1のアドレス領域に新たなデータを書き込むための書き換えプログラムを、前記フラッシュROMの第2のアドレス領域に予め記憶しておき、

前記フラッシュROMの第2のアドレス領域に記憶されている書き換えプログラムをRAMの所定領域に転送し、該転送した書き換えプログラムを前記RAM上で実行することによって、前記フラッシュROMの第1のアドレス領域の内容を書き換えるフラッシュROMのデータ書き換え方法。

【請求項2】 CPU(24)、RAM(26)およびフラッシュROM(25)を有し該フラッシュROMの第1のアドレス領域のデータに基づいて作動する装置に設けられ、前記フラッシュROMの第1のアドレス領域のデータを新たなデータに書き換えるためのフラッシュROMのデータ書き換え装置において、

前記フラッシュROMの第2のアドレス領域に記憶され、前記フラッシュROMの第1のアドレス領域のデータを消去し該消去した第1のアドレス領域に新たなデータを書き込むための書き換えプログラム(33)と、前記フラッシュROMの第3のアドレス領域に記憶されたプログラムにしたがって、書き換え指令を受けたとき前記フラッシュROMの第2のアドレス領域の書き換えプログラムを前記RAMの所定領域に転送する転送手段(24、32a)と、

前記フラッシュROMの第3のアドレス領域に記憶されたプログラムにしたがって、前記RAMの所定領域に転送された前記書き換えプログラムを該RAM上で実行させる書き換え実行手段(24、32b)とを備えたことを特徴とするフラッシュROMのデータ書き換え装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、バッテリのバックアップ無しに記憶内容を保持でき、その記憶内容の書き換えが電気的に行えるフラッシュROMを有する各種装置において、そのフラッシュROMの記憶内容の書き換えを小規模な構成で実現するための技術に関する。

【0002】

【従来の技術】 例えば、遠隔測定システム等では、測定のためのユニットを測定対象の近くに設置し、そのユニットで自動測定した結果をユニットからセンタ装置へ伝送するようにしている。

【0003】 このようなシステムに用いられるユニットは、一般的に測定部と制御部とからなり、制御部は、予めROMに記憶されているファームウェア(プログラムデータと数値データ)をCPUが実行することによって、測定部に対する制御とセンタとの通信を行なうように構成されている。

【0004】 ところで、このようなシステムで、ユニットのファームウェアを変更する場合に、ユニット内のROMを新しいファームウェアが記憶されているROMと交換していたのでは効率が悪い。

【0005】 このために、前記したようなシステムに用いられるユニットでは、図3に示すように、その制御部1を、CPU2、ROM3、RAM4の他に、記録内容を電気的に書き換えることができるフラッシュROM5で構成し、測定制御およびセンタ(図示せず)との通信を行うためファームウェア6をフラッシュROM5に記憶しておくとともに、ROM3にはセンタから送られてくる新たなファームウェアをフラッシュROM5に書き込むための書き換えプログラム7を記憶しておき、通常はフラッシュROM5のファームウェア6にしたがって測定制御とセンタとの通信を行い、センタから書き換え指令を受けると、ROM3の書き換えプログラム7にしたがって、フラッシュROM5のファームウェア6を書き換えるようにしていた。

【0006】

【発明が解決しようとする課題】 しかしながら、前記したように、フラッシュROM5のファームウェアを書き換えるためのプログラムを別のROM3に記憶しておく方法では、ファームウェアが作業エリアとして使用するRAM以外に2種類のROMが必要になり、装置の実装面がメモリに大きく占有されてしまうとともに、コスト高を招く。

【0007】 特に、近年のようにメモリIC1個当たりの記憶容量が大きくなっている状況では、書き換えプログラムのような小規模のプログラムのために大容量のROMを1つ余計に用いるは無駄がある。

【0008】 これを解決するために、書き換えプログラムをファームウェアと共にフラッシュROM5に記憶して、ROM3を省略することが考えられる。

【0009】 ところが、一般的に、フラッシュROM5は、一旦そのデータを消去してからでないと新たなデータを書き込むことができず、しかもデータを一旦消去すると書き込み待ち状態に遷移してしまうので、フラッシュROM内に記憶されている書き換えプログラムを実行してファームウェアを消去した後には、CPUがフラッシュROM内の書き換えプログラムを続行できなくなってしまう。

【0010】 本発明は、この課題を解決し、書き換えプログラムを記憶するための専用のROMがなくても、フラッシュROMのデータの書き換えが行えるようにして、小規模に構成できるようにしたフラッシュROMのデータ書き換え方法および装置を提供することを目的としている。

【0011】

【課題を解決するための手段】 前記目的を達成するため、本発明のフラッシュROMのデータ書き換え方法は、

フラッシュROMの第1のアドレス領域に記憶されているデータを消去し該消去した第1のアドレス領域に新たなデータを書き込むための書き換えプログラムを、前記フラッシュROMの第2のアドレス領域に予め記憶しており、前記フラッシュROMの第2のアドレス領域に記憶されている書き換えプログラムをRAMの所定領域に転送し、該転送した書き換えプログラムを前記RAM上で実行することによって、前記フラッシュROMの第1のアドレス領域の内容を書き換えるようにしている。

【0012】また、本発明のフラッシュROMのデータ書き換え装置は、CPU(24)、RAM(26)およびフラッシュROM(25)を有し該フラッシュROMの第1のアドレス領域のデータに基づいて作動する装置に設けられ、前記フラッシュROMの第1のアドレス領域のデータを新たなデータに書き換えるためのフラッシュROMのデータ書き換え装置において、前記フラッシュROMの第2のアドレス領域に記憶され、前記フラッシュROMの第1のアドレス領域のデータを消去し該消去した第1のアドレス領域に新たなデータを書き込むための書き換えプログラム(33)と、前記フラッシュROMの第3のアドレス領域に記憶されたプログラムにしたがって、書き換え指令を受けたとき前記フラッシュROMの第2のアドレス領域の書き換えプログラムを前記RAMの所定領域に転送する転送手段(24、32a)と、前記フラッシュROMの第3のアドレス領域に記憶されたプログラムにしたがって、前記RAMの所定領域に転送された前記書き換えプログラムを該RAM上で実行させる書き換え実行手段(24、32b)とを備えている。

【0013】

【発明の実施の形態】以下図面に基づいて本発明の一実施形態を説明する。図1は遠隔測定システムに用いられるユニット20の構成図である。このユニット20は、測定部21と、電話回線15に接続されたモデム装置22と、これらを制御するための制御部23とによって構成され、制御部23は、CPU24、フラッシュROM25、RAM26、測定インタフェース27およびシリアルインタフェース28によって構成されている。

【0014】フラッシュROM25のアドレス領域A1には、アドレス領域A2に例えば1のフラグデータがセットされているか否かを判定し、セットされている場合にはCPU24の実行アドレスをアドレス領域Bに移行させてこの制御部の動作モードを測定モードにし、セットされていない場合にはCPU24の実行アドレスをアドレス領域Cに移行させてこの制御部の動作モードを書き換えモードにする動作モード指定プログラム30が記憶されている。なお、このアドレス領域A1は、CPU24がリセット後に最初にアクセスする初期アドレスである。

【0015】フラッシュROM25のアドレス領域Bには、測定部21を制御して必要な測定を行いセンタとの

通信を行うためのファームウエア31が予め記憶され、アドレス領域C、Dには、ファームウエア30を書き換えるためのプログラムが記憶されている。

【0016】ファームウエア31には、プログラムの書き換え指令を示す情報がセンタから入力されたことを検出して、この制御部の動作モードを測定モードから書き換えモードに移行させるためのモード切換プログラム31aが含まれている。このモード切換プログラム31aは、アドレス領域A2のフラグデータを消去してから0のフラグデータを書き込んで、CPU24をリセットするプログラムである。

【0017】一方、アドレス領域Cには、アドレス領域Dの内容をRAM26の所定領域26aに転送するための転送プログラム32a(転送手段)と、CPU24が実行するアドレスをRAM26の領域26aに切り換えてRAM26に転送したプログラムを実行させるためのアドレス切換プログラム32b(書き換え実行手段)とが記憶されている。

【0018】アドレス領域Dには、フラッシュROM25のアドレス領域Bのファームウエアを書き換えるための書き換えプログラム33が記憶されている。

【0019】この書き換えプログラムは、フラッシュROM25のアドレス領域Bのデータを消去するための消去プログラム33aと、センタに新しいファームウエアを要求しこの要求に対してセンタから送られてくる新規のファームウエア31'をRAM26の所定領域26bに記憶するための受信プログラム33bと、受信したファームウエア31'をフラッシュROM25のアドレス領域Bに書き込むための書き込みプログラム33cと、フラッシュROM25のアドレス領域Bに対するファームウエア31'の書き込みが完了したことを示す情報をセンタへ送信する送信プログラム33dと、この制御部の動作モードを書き換えモードから測定モードを移行させるためのモード切換プログラム33eによって構成されている。なお、モード切換プログラム33eは、アドレス領域A2のフラグデータを消去してから1のフラグデータを書き込んで、CPU24をリセットするプログラムである。

【0020】図2は、この制御部20の処理手順を示すフローチャートである。以下、このフローチャートに基づいてこの実施形態の動作を説明する。

【0021】電源投入がなされると、フラッシュROM25のアドレス領域A2のフラグデータが1か否かが判定され、1にセットされている場合にはフラッシュROM25の領域Bに記憶されているファームウエア31にしたがって、測定部21に対する測定制御処理やモデム装置22を介してのセンタとの通信処理が行なわれる(S1、S2)。この処理中に、書き換え指令を示す情報がセンタから入力されると、アドレス領域A2のフラグデータが1から0に書き換えられた後にCPU24がリセットされる(S3～S5)。

【0022】このリセット処理によって、フラグデータの0が判定されると、この制御部は書き換えモードに移行して、アドレス領域Dの書き換えプログラム32がRAM26の所定領域26aに転送される(S6)。

【0023】そして、CPU24の実行アドレスがRAM26の領域26aに切り換えられ、フラッシュROM25のアドレス領域Bに記憶されていたファームウェア31が消去され、センタから送られてくる新規のファームウェア31'がRAM26の所定領域26bに記憶されてから、そのファームウェア31'がフラッシュROM25のアドレス領域Bに書き込まれる(S7~S10)。

【0024】この書き込みが終了すると、センタに対して書き換えの完了を示す情報が送信され、アドレス領域A2のフラグデータが0から1に書き換えられた後にCPU24がリセットされる(S11~S13)。

【0025】このリセットによって、制御部は再び測定モードに移行し、フラッシュROM25のアドレス領域Bに新たに書き込まれたファームウェア31'にしたがって測定制御およびセンタとの通信がなされる。

【0026】なお、例えばフラッシュROM25のアドレス領域Bに対する新たなファームウェアの書き込みが開始される前に電源の瞬断等によってRAM26のデータが消去された場合でも、フラッシュROM25のアドレス領域A2のフラグデータが0にセットされているので、制御部は書き換えモードとなり、前記同様にファームウェアの書き換えを行う。

【0027】このように、フラッシュROMに記憶された書き換えプログラムをRAM26に一旦転送してRAM上で実行することにより、別のROMを用いることなくフラッシュROM内のファームウェアの書き換えを行うことができる。

【0028】なお、この実施形態では、フラッシュROMのファームウェア全体を書き換える場合について説明

したが、ファームウェアのうちのプログラムデータと数値データのいずれか一方を書き換えるようにしてもよい。

【0029】また、前記実施形態では、センタから電話回線を介して送られてくるデータでフラッシュROMのデータを更新していたが、例えば、メモリカードの読み取り装置や、フロッピーディスクの読み取り装置等で読み込んだデータでフラッシュROMのデータを更新する装置においても本願発明を適用することができる。

【0030】

【発明の効果】以上説明したように、本発明では、フラッシュROMの第1のアドレス領域に記憶されているデータを消去し該消去した第1のアドレス領域に新たなデータを書き込むための書き換えプログラムを、そのフラッシュROMの第2のアドレス領域に予め記憶しておき、フラッシュROMの第2のアドレス領域に記憶されている書き換えプログラムをRAMの所定領域に転送しこれをRAM上で実行することによってフラッシュROMの第1のアドレス領域のデータを書き換えるようにしている。

【0031】このため、書き換えのためのプログラムを記憶するための別のROMを用いる必要がなくなり、装置の小規模化と低コスト化を実現できる。

【図面の簡単な説明】

【図1】本発明の一実施形態の構成を示す図

【図2】一実施形態の処理手順を示すフローチャート

【図3】従来装置の構成図

【符号の説明】

20 ユニット

21 測定部

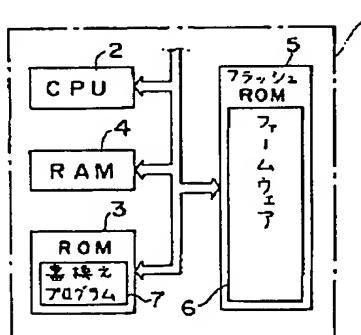
30 22 モデム装置

24 CPU

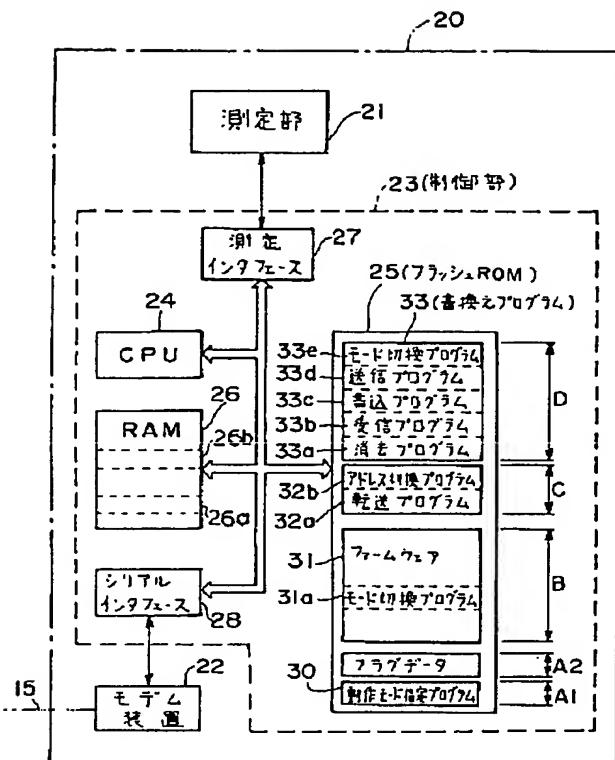
25 フラッシュROM

26 RAM

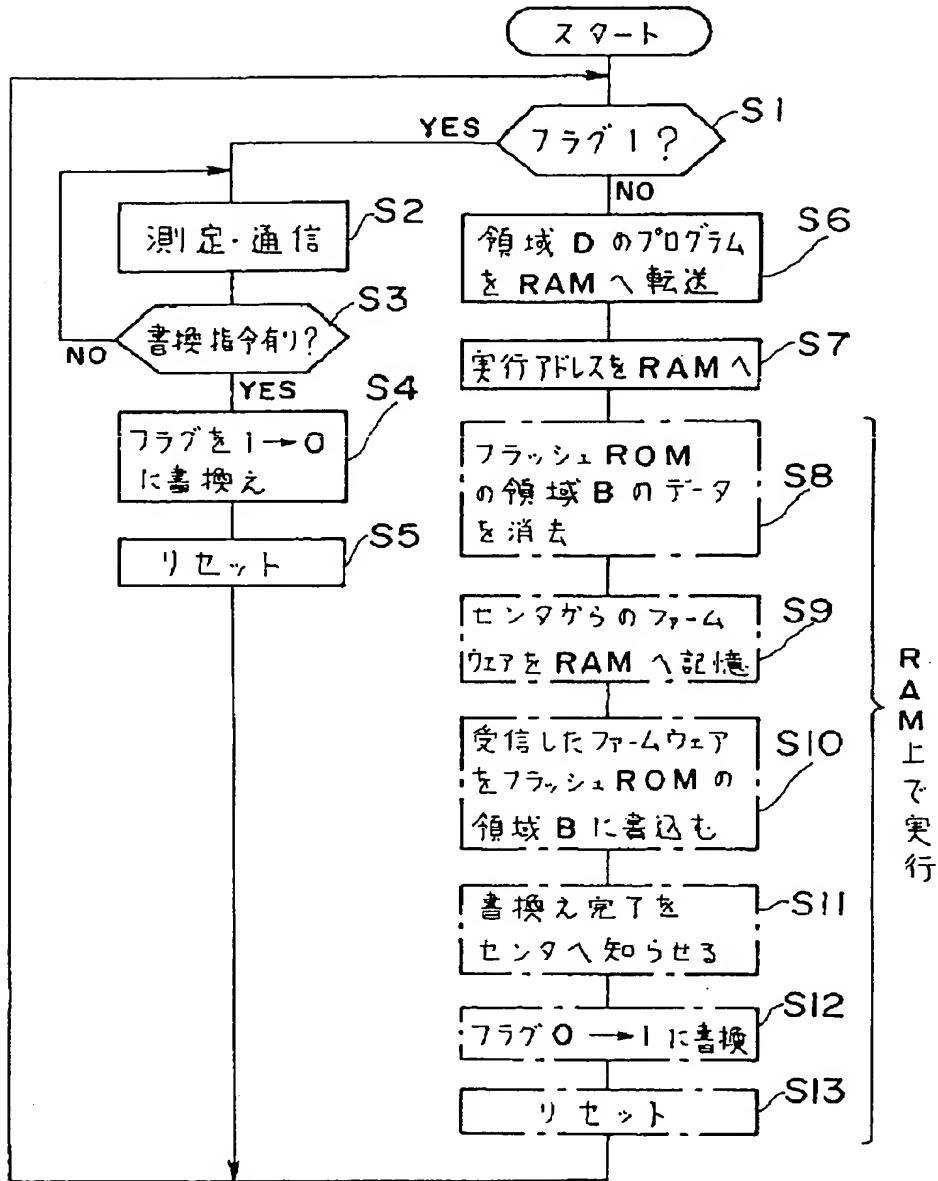
【図3】



【図 1】



【図 2】



フロントページの続き

(72) 発明者 堀 重雄

東京都港区南麻布五丁目10番27号 ア
シリツ株式会社内